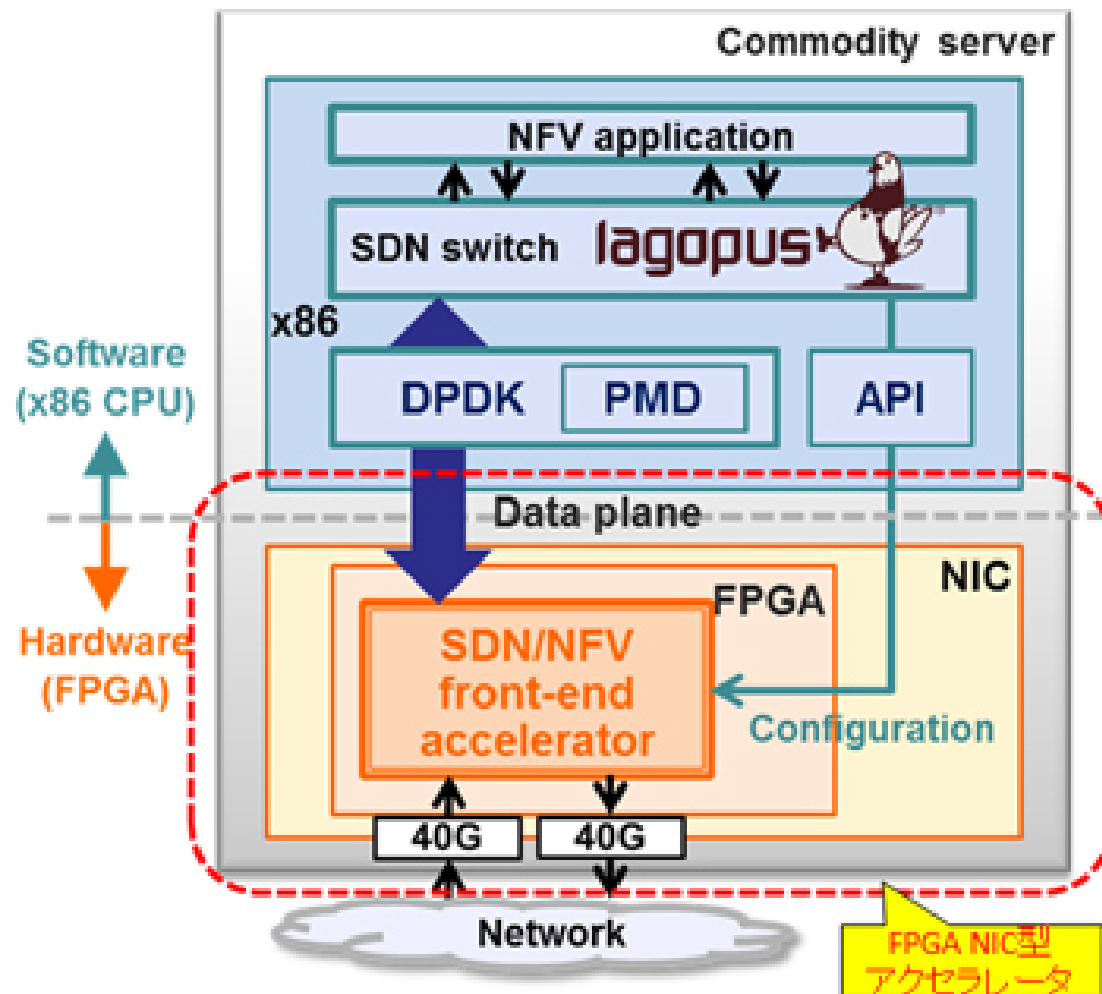


FPGA NIC型アクセラレータを適用したシステム構成



フレームサイズとスループットの関係

